FIG. 1A

TN1	TN2	TN0	TN1	TN2	TN0	TN1	TN2	TN0

· · · ·

FIG. 1B

TN0	TN1	TN2
TN0	TN1	TN2
TN0	TN1	TN2
TN0	TN1	TN2
TN0	TN1	TN2
TN0	TN1	TN2
TN0	TN1	TN2
TN0	TN1	TN2

·
·
·

FIG. 2

TN0	TN1	TN2
Fn=0	Fn=0	Fn=0
Fn=1	Fn=1	Fn=1
Fn=2	Fn=2	Fn=0
Fn=0	Fn=3	Fn=1
Fn=1	Fn=4	Fn=0
Fn=2	Fn=0	Fn=1
Fn=0	Fn=1	Fn=0
Fn=1	Fn=2	Fn=1
Fn=2	Fn=3	Fn=0
Fn=0	Fn=4	Fn=1
Fn=1	Fn=0	Fn=0
Fn=2	Fn=1	Fn=1
Fn=0	Fn=2	Fn=0
Fn=1	Fn=3	Fn=1
Fn=2	Fn=4	Fn=0
Fn=0	Fn=0	Fn=1
Fn=1	Fn=1	Fn=0
Fn=2	Fn=2	Fn=1
. . .	. . .	. . .

FIG. 3A

FIG. 3B

FIG. 4

100

110

PACKET SCHEDULER

INPUT$_1$

INPUT$_N$

LOGICAL MULTIFRAME GENERATING UNIT

114

130

BASEBAND PROCESSING UNIT

140

RF PROCESSING UNIT

TX

200